

FIȘA DISCIPLINEI

Denumirea disciplinei	LIMBAJE DE DESCRIERE HARDWARE					
Codul disciplinei	DIS311M	Semestrul	6	Numărul de credite	5	
Facultatea	Electronică și telecomunicații	Numărul orelor pe semestru				
Profilul	Inginerie electronică și telecomunicații	Total	C	S	L	P
Specializarea	Microelectronică, optoelectronică și nanotehnologii	70	42		28	
Categoría formativă a disciplinei DF – fundamentală, DID – în domeniu, DS – de specialitate, DC – complementară					DS	
Categoría de opționalitate a disciplinei <i>DI - impusă; DO - opțională; DL - liber aleasă (facultativă)</i>					DI	

Discipline anterioare	obligatorii (condiționare)	
	recomandate	Programarea calculatoarelor și limbaje de programare 1, 2; Semnale circuite și sisteme; Circuite integrate digitale; Circuite integrate analogice.

Obiective	<ol style="list-style-type: none"> 1. Însușirea elementelor de sintaxă și a principiilor limbajului VHDL pentru modelarea, simularea și sinteza sistemelor digitale. 2. Însușirea elementelor de sintaxă și a principiilor limbajelor de descriere hardware pentru modelarea și simularea sistemelor mixte analog-digitale. 3. Însușirea metodelor și algoritmilor specifici simulatoarelor pentru simularea în domeniul timp a circuitelor electronice analogice, digitale și mixte.
Conținut (descriptori)	Limbaje de descriere hardware, VHDL, VHDL-AMS, modelare și simulare digitală, modelare și simulare mixtă, sinteza de circuite logice, FPGA, reprezentare hibridă, analiza în domeniul timp, algoritmi de simulare în domeniul timp.

Forma de evaluare (<i>E - examen, C - colocviu / test final</i>)		E
Stabilirea notei finale (procentaje)	- răspunsurile la examen / colocviu	65.00%
	- activitatea la seminar / laborator / proiect	35.00%
	- teste pe parcursul semestrului	
	- lucrări de specialitate / teme de casă	

Titular disciplină	Gradul didactic, titlul, prenumele, NUMELE	Semnătura
	Șef lucrări dr. ing. Dănuț Burdia	