

UNIVERSITATEA TEHNICĂ "GHEORGHE ASACHI" IAȘI

FACULTATEA DE ELECTRONICĂ, TELECOMUNICAȚII ȘI TEHNOLOGIA INFORMATIEI

Profilul: *Electronic*Specializarea: *Proiectarea Circuitelor VLSI Avansate*Durata studiilor: *2 ani (4 semestre)*Forma de învățământ: *zi*Calificarea: *inginer master*

PLAN DE ÎNVĂȚĂMÂNT PENTRU MASTERAT

valabil din 2009 - 2010

ANUL I

	Nr. crt.	Denumire disciplină	Cod disc. ETTI PCA	Con diți onări	Semestrul 1 – 14 săpt.					Semestrul 2 – 14 săpt.					Total ore/an studii		
					Nr. ore/săpt./ disciplină				V	K	Nr. ore/săpt./ disciplină					V	K
					C	L	P	PI			C	L	P	PI			
DI	501	Circuite integrate VLSI Analogice Avansate (Advanced Analog VLSI Circuits)	501 DA		2	-	2	3	E	8							98
	502	Circuite integrate VLSI Digitale Avansate (Advanced Digital VLSI Circuits)	502 DA		2	-	2	3	E	8							98
	503	Proiectarea circuitelor la nivel de sistem. (System Level Circuits Design)	503 DS		2	-	2	2	E	8							84
	504	Proiectarea circuitelor RF VLSI (RF VLSI Circuits Design)	504 DA								2	-	2	2	E	8	84
	505	Proiectarea convertoarelor si a circuitelor mixte de tip VLSI (VLSI Converters and Mixed Circuits Design)	505 DS								2	-	2	3	E	8	98
	506	Proiectarea microprocesoarelor si a SoC programabile. (Microprocesor and Programmable SoC Desin).	506 DA								2	-	2	3	E	7	98
DO	507	Microcontrolere in telecomunicații	502 RCRD DS		2	2		2	C	6							84
		Managementul rețelor de comunicații mobile	501 RCRD DA		2	2		2									
	508	Aplicații microcontrolere	504 DS,RC								2	2		2	C	7	84
		Programare Orientata pe Obiecte (Objects Oriented Programming).	505 DA,R C ,RD								2	1	1	2			
DL																	
	Total ore C, L, P, PI pe săptămână				8	2	6	10			8	2/1	6/7	10			
	Total ore didactice si PI pe săptămână				16				10		16				10		
	Total ore didactice pe săptămână ponderate (nr oreXnr sapt)/14 sapt./ sem				16				10		16				10		
	Total ore activitati pe săptămână, total verificari, total credite				26				3E 1C	30	26				3E 1C	30	
Total ore activitati pe an																	728

Cod disciplina: ETTI_cod directie master_cod categorie formative_xxx . Cod directie master :PCA-Proiectarea circuitelor VLSI avansate; TMP-Tehnici moderne de prelucrare a semnalelor; RC-Retele de comunicatii; RD-Radiocomunicatii digitale; SEIII-Sisteme electronice inteligente si informatica industrială; SAEA-Sisteme avansate in electronica aplicata. Cod categorie formative: DA-Disciplina de aprofundare; DS-Disciplina de sinteza; V-verificări; K-credite;C-curs;L-laborator; P-proiect; PI-pregatire individuala

RECTOR
prof. dr. ing. Ion Giurma

DECAN
prof. dr. ing. Ion Bogdan

SEF CATEDRA
prof. dr. ing. Victor Grigoras

UNIVERSITATEA TEHNICĂ "GHEORGHE ASACHI" IAȘI

FACULTATEA DE ELECTRONICĂ, TELECOMUNICAȚII ȘI TEHNOLOGIA INFORMATIEI

Profilul: *Electronic*Specializarea: *Proiectarea Circuitelor VLSI Avansate*Durata studiilor: *2 ani (4 semestre)*Forma de învățământ: *zi*Calificarea: *inginer master*

PLAN DE ÎNVĂȚĂMÂNT PENTRU MASTERAT valabil din 2010 – 2011

ANUL II

	Nr. crt.	Denumire disciplină	Cod disc. ETTI. PCA	Con diți onări	Semestrul 1 – 14 săpt.					Semestrul 2 – 14 săpt.					Total ore/an studii		
					Nr. ore/săpt./ disciplină				V	K	Nr. ore/săpt./ disciplină					V	K
					C	L	P	PI			C	L	P	CS			
DI	601	Proiectarea Sistemelor VLSI pentru aplicatii de putere (VLSI Systems for Power Applications Design)	601 DA		2		2	3	E	8							98
	602	Memsuri, Sensori, Actuatori, nanostructuri si aplicatii in VLSI SoC. (Mems, Sensors, Actuators, nanotech and Applications in VLSI SoC Design).	602 DA		2	-	2	3	E	8							98
	603	Circuitelor Integrate Monolitice pentru Microunde	603 DA		2	-	2	2	E	8							84
DO	604	Proiect Independent	604 DA		1		3		C	6							84
		Instrumentatie Virtuala	601 DS TMP		2		2	2									
		Verificarea functionala a circuitelor integrate digitale	602 DA TMP		2		2	2									
		Proiectarea sistemelor Embeded	605 DA SEIII		2		2	2									
	605	Cercetare științifică (7 săpt.,14 ore/săpt.)												14			196
	606	Definitivare lucrare de dizertatie (7 săpt.,14 ore/săpt.)												14			196
DL	607	Sustinere dizertatie														30	
	Total ore C, L, P, PI, CS pe săptămână				8/7		8/9	10						28			
	Total ore didactice si PI pe săptămână					16		10					28				
	Total ore didactice pe săptămână ponderate (nr ore)X(nr. săpt.)/14 (săpt./ sem.)					16		10					28				
	Total ore activitati pe săptămână, total verificari, total credite					26			3E 1C	30		28		3E 1C	30		
Total ore activitati pe an																	756

Cod disciplina: **ETTI**_cod directie master_cod categorie formative_xxx . Cod directie master :**PCA**-Proiectarea circuitelor VLSI avansate; **TMP**-Tehnici moderne de prelucrare a semnalelor; **RC**-Rețele de comunicatii; **RD**-Radiocomunicatii digitale; **SEIII**-Sisteme electronice inteligente si informatica industrială; **SAEA**-Sisteme avansate in electronica aplicata. Cod categorie formative: **DA**-Disciplina de aprofundare; **DS**-Disciplina de sinteza; **V**-verificări; **K**-credite; **C**-curs; **L**-laborator; **P**-proiect; **PI**-pregatire individuala; **CS**-Cercetare stiintifica

RECTOR
prof. dr. ing. Ion Giurma

DECAN
prof. dr. ing. Ion Bogdan

SEF CATEDRA
prof. dr. ing. Victor Grigoras